Clase 2

interrupciones:

sincronicas: generadas x cpu de forma sincronica a la ejecucion del procesador y se pueden predecir analizando lo que estaba ejecutando el procesador, generalmente de software / asincronicas: generadas x otras cosas no alineadas al clock del sistema generalmente de hardware

hardware – internas de hardware: generadas x ciertos eventos durante ejecucion y son manejadas exclisivamente por el hardware, no se pueden modificar – externas de hardware: generadas x perifericos son no enmascarables / software - de software x sistema operativo – de soft x bios (+ prioridad)

exepciones/traps

enmascarables / no enmascarables

Tipos de kernel

monolitico

microkernel

multicapas

Proceso: es un programa en ejecucion

programa = conj de instrucciones

proceso = conj de instrucciones cargadas en memoria y o ejecutando

planificacion

Fifo: sin desalojo

Prioridades ante aparicion de procesos en el mismo instante

1\_ sys\_call (salida por round robin)

2\_ interrupcion (salida de bloqu)

3\_ nuevo proceso

cambio de contexto – guardar en la pcb lo que estaba y poner otra cosa

en todos los estados del proceso (new ready bloqu ex fin) estan cargados en memoria su pcb

pero cuando esta en ready exec o bloq se carga en memoria el resto de la imagen del proceso